





Express Mail No. EV887976495US USAN: 10/721,655

BREVET D'INVENTION

CERTIFICAT D'UTILITÉ - CERTIFICAT D'ADDITION

COPIE OFFICIELLE

Le Directeur général de l'Institut national de la propriété industrielle certifie que le document ci-annexé est la copie certifiée conforme d'une demande de titre de propriété industrielle déposée à l'Institut.

Fait à Paris, le 3 0 SEP. 2003

Pour le Directeur général de l'Institut national de la propriété industrielle Le Chef du Département des brevets

Martine PLANCHE

INSTITUT
NATIONAL DE
LA PROPRIETE
INDUSTRIELLE

SIEGE
26 bis, rue de Saint Petersbourg
75800 PARIS cedex 08
Téléphone : 33 (0)1 53 04 53 04
Télécopie : 33 (0)1 53 04 45 23
www.inoi.fr

THIS PAGE BLANK (USPTO)



BREVET D'INVENTION CERTIFICAT D'UTILITÉ

Code de la propriété intellectuelle-Livre VI



26 bis, rue de Saint Pétersbourg 75800 Paris Cedex 08 Téléphone : 01 53 04 53 04 Télécopie : 01 42 94 86 54

REQUÊTE EN DÉLIVRANCE 1/2

	Réservé à L'INPI		Cet imprimé est à remplir lisiblement à l'encre noire				
UNITE	OV 2002 I GRENOBL			NOM ET ADRESSE DU DEMANDEUR OU DU MANDATAIRE À QUI LA CORRESPONDANCE DOIT ÊTRE ADRESSÉE			
N° D'ENREGISTREME	NT O2	214906		Cabinet Michel de Beaumont			
NATIONAL ATTRIBUÉ				1 rue Champollion			
DATE DE DÉPÔT ATT	RIBUÉE	2 7 NOV. 200	2	38000 GRENOBLE			
PAR L'INPI				1_	_		
Vos références pou	r ce dossier			*	-		
(facultatif) B5723			110 11 11 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	1 La Allianaria	_		
Confirmation d'ur	n dépôt par téléc	opie 🗆	N° attribué par l'INPI	a la telecopie			
2 NATURE DE LA DEMANDE			Cochez l'une des 4 cases suivantes				
Demande de Brevet			X				
Demande de certificat d'utilité			· ·				
Demande division	naire						
	Dem	ande de brevet initiale	N°	Date / /			
		ertificat d'utilité initiale	N°	Date / /			
Transformation d'u	une demande de						
brevet européen	Dema	ande de brevet intiale	N°	Date / /			
A property	ION DE PRIORIE	•	RATEUR DE NOMBI	RES ALÉATOIRES			
	ION DE PRIORIT		Date	N°			
	E DU BÉNÉFICE DÉPÔT D'UNE	DE	Pays ou organisation				
	NTÉRIEURE		Date / /	N°			
FRANÇAISE							
			Pays ou organisation				
			Date / /	N°			
				es priorités, cochez la case et utilisez l'imprimé "Suite"			
6 DEMANDEL	JR		S'il y a d'autre	es demandeurs, cochez la case et utilisez l'imprimé "Suite"			
Nom ou dénomination sociale			STMicroelectronics SA				
Prėnoms							
Forme juridique			Société anonyme				
N° SIREN		***************************************					
Code APE-NAF					_		
ADRESSE R	ue		29, Boulevard Romain Rolland				
C	ode postal et ville		92120	MONTROUGE			
Pays			FRANCE				
Nationalité			Française				
N° de téléphone (face							
N° de télécopie (facultatif) Adresse électronique (facultatif)			BEST AVAILABLE COPY				
1 Mulesse electronique	poormony						



BREVET D'INVENTION CERTIFICAT D'UTILITÉ

Code de la propriété intellectuelle-Livre Vi

REQUÊTE EN DÉLIVRANCE 2/2

	Réservé à L'INPI						
REMISE DES PIÈCES DATE 38 INPLO LIEU N° D'ENREGISTREMENT NATIONAL ATTRIBUÉ PAR	RENOBL 02	2 E :14906					
Vos références pour ((facultatif) B5723	e dossier :						
O MANDATAIRE							
Nom							
Prénom							
Cabinet ou Société			Cabinet Michel de Beaumont				
N° de pouvoir permaner de lien contractuel	it eVou						
ADRESSE	Rue		1 Rue Champollion				
	Code posta	ıl et ville	38000	GRENOBLE			
N° de téléphone (faculta	tif)		04.76.51.84.51				
N° de télécopie (facultat	ŋ		04.76.44.62.54				
Adresse électronique (fa	cultatif)		cab.beaumont@wanadoo.fr				
inventeur (s)							
Les inventeurs sont les demandeurs			Oui X Non Dans ce cas fournir une désignation d'inventeur (s) séparée				
® RAPPORT DE RE	CHERCHE		Uniquement pour une demande de brevet (y compris division et transformation)				
		sement immédiat blissement différé	X				
Paiement échelonné de la redevance							
Paiement échelonné de l	a redevance		Paiement en tr	ois versements, uniquement pour les personnes	physiques		
Paiement échelonné de l Paiement échelonné de l RÉDUCTION DU REDEVANCE	TAUX DES		Vniquement po	our les personnes physiques our la première fois pour cette invention (joindre un a ntérieurement à ce dépôt (joindre une copie de la déc	wis de non imposition)		
RÉDUCTION DU REDEVANCE Si vous avez utilisé l'i	TAUX DES	e", indiquez	Uniquement po	our les personnes physiques our la première fois pour cette invention (joindre un a ntérieurement à ce dépôt (joindre une copie de la déc	wis de non imposition)		

La loi n°78-17 du 6 janvier 1978 relative à l'informatique, aux fichiers et aux libertés s'applique aux réponses faites à ce formulaire. Elle garantit un droit d'accès et de rectification pour les données vous concernant auprès de l'INPI.

GÉNÉRATEUR DE NOMBRES ALÉATOIRES

La présente invention concerne un générateur de nombres aléatoires réalisé à partir d'oscillateurs à des fréquences différentes.

La figure 1 représente, de façon très schématique et sous forme de blocs, un exemple classique de générateur de nombres aléatoires du type auquel s'applique la présente invention.

5

10

15

20

Un tel générateur est basé sur l'utilisation d'un premier oscillateur 1 commandé en tension (VCO) dans une plage prédéterminée de fréquences relativement hautes (HF). La commande de l'oscillateur 1 provient soit d'un oscillateur de fréquence inférieure (non représenté) soit d'un bruit électronique (NOISE) provenant généralement du même circuit intégré. La sortie de l'oscillateur 1 fournit un signal triangulaire de fréquence variable destiné à constituer, le cas échéant après une mise en forme par un comparateur 2, le signal d'entrée D d'une bascule 3 dont la sortie Q fournit un train numérique constituant un nombre aléatoire. Le rôle du comparateur 2 est simplement de mettre sous forme de créneaux le signal issu de l'oscillateur 1. Pour cela, une de ses entrées, par exemple non inverseuse, reçoit la sortie de l'oscillateur 1 tandis que son autre entrée (par exemple, inverseuse) reçoit une tension de référence fournie par un pont diviseur résistif R1, R2 au point milieu duquel est

10

15

20

25

connecté un condensateur C de filtrage fournissant la tension de référence pour le comparateur 2.

Un deuxième oscillateur 4 (OSC), à une fréquence relativement basse (BF) par rapport à la fréquence de l'oscillateur 1 fournit un signal d'horloge à l'entrée CLK de la bascule 3. La fréquence BF de l'oscillateur 4 est prédéterminée.

A chaque front (par exemple, montant) du signal de sortie de l'oscillateur 4, la bascule 3 prend en compte l'état présent sur son entrée D. Comme cet état est à zéro ou à un selon le signal fourni par l'oscillateur 1, la sortie de la bascule 3 prend un état 0 ou 1 en sortie. Comme le signal de sortie de l'oscillateur 1 est d'une fréquence conditionnée par du bruit, la succession d'états 1 ou 0 en sortie de la bascule 3 constitue une suite d'états aléatoires.

Pour que le circuit de la figure 1 fonctionne ainsi, il est indispensable que les oscillateurs 1 et 4 ne soient pas synchronisés. En effet, dans le cas contraire, on assiste forcément à une suite de bits répétitive en sortie de la bascule 3. C'est notamment pour cette raison que l'entrée de commande en tension de l'oscillateur 1 est attaquée par un signal de fréquence intermédiaire (c'est-à-dire comprise entre la fréquence BF et la fréquence minimale de l'oscillateur 1) ou par du bruit. C'est aussi pour cela que la sortie de l'oscillateur 1 génère préférentiellement un signal triangulaire plutôt qu'une afin de garantir le caractère équiprobable fréquences en sortie de l'oscillateur 1. La fréquence de l'oscillateur 1 varie dans la plage fixe prédéterminée selon la position d'une commande en tension sur la rampe de fréquence intermédiaire.

Un inconvénient du circuit de la figure 1 est qu'il subsiste toutefois un risque de synchronisation des oscillateurs. En effet, un bruit à la fréquence de l'oscillateur 1 se reporte sur l'alimentation et pollue ainsi l'oscillateur 4. Ce bruit synchronise les deux signaux. En effet, les déclenchements s'effectuent par rapport à des seuils. Or, la présence de bruit

10

15

20

25

30

35

HF superposé à un signal à fréquence plus basse impose que les déclenchements par seuil interviendront prioritairement sur ce bruit. Cela revient bien à synchroniser les signaux.

Un exemple de générateur de nombres aléatoires tel qu'illustré par la figure 1 est décrit dans l'articule «The intel Random number generator» de Benjamin Jun et Paul Kocher publié le 22 avril 1999 par Cryptography Research Inc.

La présente invention vise à proposer un nouveau générateur de nombres aléatoires qui pallie les inconvénients des générateurs à oscillateur connus.

L'invention vise plus particulièrement à résoudre les problèmes liés à une synchronisation éventuelle des signaux des oscillateurs haute fréquence et basse fréquence d'entrée de la bascule.

Pour atteindre ces objets et d'autres, la présente invention prévoit un générateur de nombres aléatoires par une bascule dont une entrée de donnée reçoit un premier signal à une première fréquence comprise dans une plage prédéterminée et dont la valeur instantanée est conditionnée par un signal perturbateur, et dont une entrée d'horloge reçoit un deuxième signal à une deuxième fréquence prédéterminée, inférieure à la première, ledit deuxième signal traversant un élément retardateur lui apportant un retard supérieur ou égal à la période maximale du premier signal.

Selon un mode de réalisation de la présente invention, ledit signal perturbateur est fourni par un troisième oscillateur à une fréquence intermédiaire entre lesdites première et deuxième fréquences.

Selon un mode de réalisation de la présente invention, le générateur comporte en outre un comparateur de mise en forme du signal fourni par le premier oscillateur avant arrivée sur l'entrée de données de la bascule.

Selon un mode de réalisation de la présente invention, le premier oscillateur est un oscillateur commandé en tension dont une entrée de commande reçoit ledit signal perturbateur. Selon un mode de réalisation de la présente invention, la deuxième fréquence est choisie pour avoir un rapport d'au moins 100 avec la fréquence minimale du premier signal.

Selon un mode de réalisation de la présente invention, la fréquence du signal intermédiaire est choisie pour avoir un rapport compris entre 5 et 20 avec la fréquence minimale du premier signal.

5

10

15

20

25

30

35

Ces objets, caractéristiques et avantages, ainsi que d'autres de la présente invention seront exposés en détail dans la description suivante de modes de réalisation particuliers faite à titre non-limitatif en relation avec les figures jointes parmi lesquelles :

la figure 1 décrite précédemment représente, schématiquement et sous forme de blocs, un exemple classique de générateur de nombres aléatoires du type auquel s'applique la présente invention;

la figure 2 représente un mode de réalisation d'un générateur de nombres aléatoires selon l'invention ; et

la figure 3 illustre, par des chronogrammes, le fonctionnement du générateur de la figure 2.

Les mêmes éléments ont été désignés par les mêmes références aux différentes figures. Pour des raisons de clarté, seuls les éléments qui sont nécessaires à la compréhension de l'invention ont été représentés aux figures et seront décrits par la suite. En particulier, les détails constitutifs de l'oscillateur commandé en tension, du comparateur et de la bascule n'ont pas été détaillés et ne font pas l'objet de l'invention.

Une caractéristique de la présente invention est de retarder, d'une durée prédéterminée, le signal fourni par un oscillateur à une fréquence relativement basse de commande d'une bascule fournissant la suite de nombres aléatoires. Selon l'invention, cette durée prédéterminée correspond de préférence à la période maximale d'une relative haute fréquence susceptible d'être fournie par un oscillateur commandé en tension, dont la sortie conditionne l'entrée de données de la bascule.

10

La figure 2 représente, de façon très schématique et sous forme de blocs, un mode de réalisation d'un générateur de nombres aléatoires selon l'invention.

Comme précédemment, ce générateur est basé sur une bascule 3 dont l'entrée de données D reçoit un signal à la fréquence d'un oscillateur commandé en tension 1 (VCO) ayant une plage de fréquences de fonctionnement prédéterminée et relativement élevée (HF). L'entrée d'horloge de la bascule est destinée à être commandée à une fréquence relativement basse(BF) par rapport à la fréquence de l'oscillateur 1. L'oscillateur 1 est commandé à une fréquence intermédiaire (MF) ou par du bruit. Dans l'exemple de la figure 2, on a illustré un oscillateur en anneau 5 à une fréquence intermédiaire commandant l'oscillateur 1.

De façon optionnelle et classique, le signal de sortie de l'oscillateur 1 peut être mis en forme par un comparateur 2 dont une première entrée (par exemple, non inverseuse) reçoit la sortie de l'oscillateur 1 tandis qu'une deuxième entrée (par exemple, inverseuse) reçoit une tension de référence Vref fournie, par exemple, par un pont diviseur résistif R1, R2 associé à un condensateur de lissage C. Le rôle du comparateur 2 est, par la tension de référence Vref, de fixer un niveau de prise en compte du signal triangulaire fourni par l'oscillateur 1 de façon à restituer un signal carré.

Dans l'exemple représenté, l'oscillateur 5 est constitué
25 de trois inverseurs 51, 52, 53 en série. Un condensateur C5
conditionnant la fréquence d'oscillation relie la sortie de
l'inverseur 53 à la masse, généralement avec interposition d'une
résistance R5 pour obtenir un signal triangulaire. La sortie de
l'inverseur 53 (ici, après traversée de la résistance R5) est
30 rebouclée sur l'entrée de l'inverseur 51 et constitue le signal
de commande en tension de l'oscillateur 1. Le fonctionnement
d'un tel oscillateur en anneau est parfaitement classique et le
nombre d'inverseurs est quelconque pourvu de rester impair. De
même, l'oscillateur basse fréquence 4 est constitué d'inverseurs
35 41, 42 et 43 en série et d'un condensateur C4 reliant la sortie

10

15

20

25

30

de l'inverseur 41 à la masse. Il présente donc la même structure en anneau que l'oscillateur 5, à la différence près qu'il ne comporte pas de résistance. La fréquence d'oscillation est conditionnée par la valeur du condensateur C4.

Selon la présente invention, l'entrée d'horloge CLK de la bascule 3 ne reçoit pas directement le signal issu de l'oscillateur 4 basse fréquence mais ce signal traverse au préalable un élément retardateur 6. Le retard apporté par l'élément 6 est choisi pour être au minimum égal à la période maximale du signal fourni par l'oscillateur haute fréquence 1. Idéalement, le retard sera égal à cette période maximale.

Dans l'exemple représenté, le retardateur 6 est constitué d'une association en série de plusieurs inverseurs 61, 62, 63, 64 dont le nombre est choisi en fonction de l'importance du retard souhaitée.

Le retardateur 6 permet que, même si accidentellement une période du signal fournie par l'oscillateur 4 se retrouve synchronisée avec le signal haute fréquence fourni par l'oscillateur 1, les périodes suivantes redeviendront désynchronisées en raison du retard apporté. On retrouve alors le caractère équiprobable des chiffres obtenus conditionnés uniquement par la source moyenne fréquence 5 ou de fréquence intermédiaire.

Or, le bruit éventuel introduit par l'oscillateur à fréquence intermédiaire 5 sur l'alimentation a forcément une fréquence inférieure ou égale à celle de l'oscillateur 1. En effet, pourvu que le bruit de l'oscillateur 5 ait une amplitude inférieure ou égale à celui de l'oscillateur 1, ce dernier masquera le bruit éventuel de l'oscillateur 5. Par conséquent, ce bruit à fréquence intermédiaire ne risque pas de provoquer une synchronisation. Par conséquent, l'oscillateur qui conditionne l'état de sortie de la bascule 3 est bien l'oscillateur de fréquence intermédiaire 5.

Ce fonctionnement est illustré par la figure 3 qui représente, sous forme de chronogrammes, un exemple d'allure du

10

15

20

25

30

35

signal d'horloge CLK de la bascule 3 et du signal d'entrée D de cette bascule.

En partie gauche de la figure 3, on suppose que le signal de l'entrée D est à la fréquence maximale de l'oscillateur 1 (période minimale). En partie droite de cette figure, on suppose une fréquence issue de l'oscillateur 1 minimale (période maximale). Dans l'exemple, on considère le cas où la fréquence maximale correspond au double de la fréquence minimale.

En supposant une synchronisation accidentelle du signal de sortie de la bascule 4 (front pointillé t1 sur le signal CLK) avec l'entrée D de la bascule, le retard fixe D6 introduit par l'élément 6 (figure 2) conduit à ce que le front montant du signal d'horloge CLK intervient à un instant t2. On voit donc que l'état d'entrée D prise en compte s'effectue après une période du signal de fréquence maximale qui suit l'instant de synchronisation. Par conséquent, le risque lié à la synchronisation disparaît dans la mesure où elle s'effectue réellement. En partie droite de la figure 3, on suppose une synchronisation à un instant t'1. Là encore le retard D6 introduit fait que le front montant du signal CLK se produit au moins décalé d'une période par rapport à celle de la fréquence minimale.

Le délai D6 introduit est supérieur ou égal à la période maximale de l'oscillateur rapide 1. Il est, de préférence, égal à cette période maximale.

Un avantage de la présente invention est qu'elle évite les conséquences d'un risque de synchronisation des oscillateurs haute fréquence et basse fréquence du générateur de nombres aléatoires suite, par exemple, à une pollution du signal de fréquence intermédiaire par du bruit du signal haute fréquence.

Un autre avantage de l'invention est que sa mise en oeuvre est particulièrement simple. En effet, la modification à apporter à un générateur classique de nombres aléatoires à bascule et oscillateurs est d'ajouter un élément retardateur d'une durée prédéterminée en série avec l'oscillateur lent.

De préférence, la fréquence haute est au moins 100 fois plus grande que la fréquence basse, et la fréquence intermédiaire est entre 5 et 20 fois plus grande que la fréquence basse. A titre d'exemple particulier de réalisation, les fréquences respectives des oscillateurs peuvent être 1 kHz pour la basse fréquence (BF), 10 kHz pour la fréquence intermédiaire (MF) et une fréquence comprise entre 100 kHz et 200 kHz pour la haute fréquence (HF).

5

Bien entendu, la présente invention est susceptible de 10 diverses variantes et modifications qui apparaîtront à l'homme de l'art. En particulier, la réalisation pratique de l'élément retardateur et des oscillateurs est à la portée de l'homme du métier à partir des indications fonctionnelles données ci-dessus et de l'application. On notera que d'autres formes d'oscil-15 lateurs que des oscillateurs en anneau à inverseurs pourront être utilisés. De plus, on notera que la précision du retard apporté par l'élément 6 n'est pas critique. Pour que le résultat d'équiprobabilité soit obtenu, il suffit que celui-ci soit calculé pour que, sur toute la plage de variation de 20 l'oscillateur 1, on trouve moitié d'états 1, moitié d'états 0.

REVENDICATIONS

1. Générateur de nombres aléatoires par une bascule dont une entrée de donnée (D) reçoit un premier signal à une première fréquence (HF) comprise dans une plage prédéterminée et dont la valeur instantanée est conditionnée par un signal perturbateur, et dont une entrée d'horloge (CLK) reçoit un deuxième signal à une deuxième fréquence prédéterminée (BF), inférieure à la première, caractérisé en ce que ledit deuxième signal traverse un élément retardateur (6) lui apportant un retard supérieur ou égal à la période maximale du premier signal.

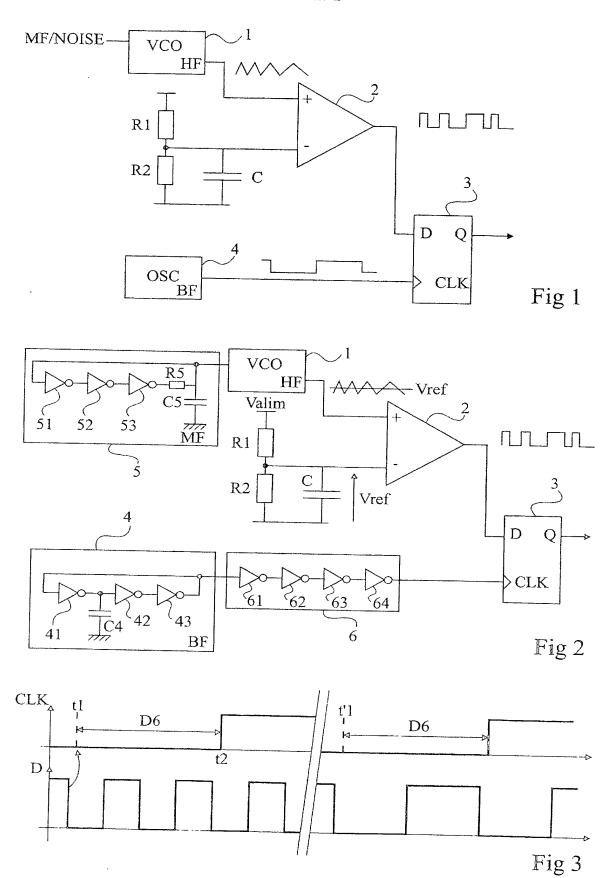
5

15

20

25

- 2. Générateur selon la revendication 1, caractérisé en ce que ledit signal perturbateur est fourni par un troisième oscillateur (5) à une fréquence intermédiaire (MF) entre lesdites première et deuxième fréquences.
 - 3. Générateur selon la revendication 1 ou 2, caractérisé en ce qu'il comporte en outre un comparateur (2) de mise en forme du signal fourni par le premier oscillateur avant arrivée sur l'entrée de données (D) de la bascule (3).
 - 4. Générateur selon l'une quelconque des revendi-cations 1 à 3, caractérisé en ce que le premier oscillateur (1) est un oscillateur commandé en tension dont une entrée de commande reçoit ledit signal perturbateur.
 - 5. Générateur selon l'une quelconque des revendications 1 à 4, caractérisé en ce que la deuxième fréquence est choisie pour avoir un rapport d'au moins 100 avec la fréquence minimale du premier signal.
 - 6. Générateur selon la revendication 5, caractérisé en ce que la fréquence du signal intermédiaire est choisie pour avoir un rapport compris entre 5 et 20 avec la fréquence minimale du premier signal.





DÉPARTEMENT DES BREVETS 26 bis, rue de Saint Pétersbourg 75800 Paris Cedex 08

Téléphone: 01 53 04 53 04 Télécopie: 01 42 94 86 54

BREVET D'INVENTION, CERTIFICAT D'UTILITÉ

cerfa N° 55 -1328

Code de la propriété intellectuelle-Livre VI

DÉSIGNATION D'INVENTEUR(S) PAGE N°1/1 (Si le demandeur n'est pas l'inventeur ou l'unique inventeur)

Cet imprimé est à remplir lisiblement à l'encre noire Vos références pour ce dossier B5723 (facultatif) 0214906 N° D'ENREGISTREMENT NATIONAL TITRE DE L'INVENTION (200 caractères ou espaces maximum) GÉNÉRATEUR DE NOMBRES ALÉATOIRES LE(S) DEMANDEUR(S): STMicroelectronics SA DESIGNE (NT) EN TANT QU'INVENTEUR(S) : (Indiquez en haut à droite "Page N°1/1" S'il y a plus de trois inventeurs, utilisez un formulaire identique et numérotez chaque page en indiquant le nombre total de pages). Michel Bardouillet Prénoms & Nom Quartier Fontjuane Rue **ADRESSE** ROUSSET, FRANCE Code postal et ville 13790 Société d'appartenance (facultatif) Prénoms & Nom Rue ADRESSE Code postal et ville Société d'appartenance (facultatif) Prénoms & Nom Rue ADRESSE Code postal et ville Société d'appartenance (facultatif) DATE ET SIGNATURE (S) DU (DES) DEMANDEUR(S) **OU DU MANDATAIRE** (Nom et qualité du signataire) Michel de Beaumont Mandataire n° 92-1016 Le 26 novembre 2002

La loi n°78-17 du 6 janvier 1978 relative à l'informatique, aux fichiers et aux libertés s'applique aux réponses faites à ce formulaire. Elle garantit un droit d'accès et de rectification pour les données vous concernant auprès de l'INPI.

THIS PAGE BLANK (USPTO)